

MODULUL:BAZELE ELECTRONICE DIGITALE
CLASA a X a
DOMENIUL:ELECTRONICA AUTOMATIZARI
prof.TUTUNARU MARIANA,Colegiul Tehnic Motru

FISA DE LUCRU 2
DECODIFICATOARE

CERINTA:

SA SE IMPLEMENTEZE CU PORTI LOGICE UN DECODIFICATOR DE ADRESA CU $n=3$
INTRARI SI $m= 8$ IESIRI

DCD 3/8

ETAPE de implementare

- se reprezinta schema bloc
- se realizeaza tabelul de adevar
- se scrie relatia intrare iesire
- se implementeaza cu porti logice